# 2/PD 3/13/12 Atty. Dkt.: 10517/115

# IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

**Applicants** 

Eiji SATO et al.

Serial No.

To Be Assigned

Filed

Herewith

For

MOTOR DRIVER CIRCUIT AND METHOD OF

CONTROLLING THE MOTOR DRIVER CIRCUIT

Group Art Unit

To Be Assigned

Examiner

To Be Assigned

**Assistant Commissioner of Patents** 

Washington, D.C. 20231

# **CLAIM TO CONVENTION PRIORITY UNDER 35 U.S.C. § 119**

SIR:

The Convention Priority Date of Japanese Patent Application No. 2001-026377 was filed on February 2, 2001, and was claimed in the Declaration/Power of Attorney filed with the application on January 23, 2002. To complete the claim to the Convention Priority Date of said Japanese Patent Application, a certified copy thereof is submitted herewith.

Respectfully submitted,

Dated: January 23, 2002

Mark H. Neblett

(Registration No. 42,028)

KENYON & KENYON 1500 K Street, N.W., Suite 700 Washington, DC 20005

Tel:

(202) 220-4200

Fax:

(202) 220-4201

DC395976v1





別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 2月 2日

出願番号

Application Number:

特願2001-026377

出 顏 人
Applicant(s):

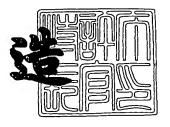
11.11

株式会社豊田中央研究所 トヨタ自動車株式会社

2001年 8月17日

特許庁長官 Commissioner, Japan Patent Office





#### 特2001-026377

【書類名】

特許願

【整理番号】

TC1-0504

【提出日】

平成13年 2月 2日

【あて先】

特許庁長官殿

【国際特許分類】

H02P 21/00

【発明者】

【住所又は居所】

愛知県愛知郡長久手町大字長湫字横道41番地の1

式会社豊田中央研究所内

【氏名】

中井 英雄

【発明者】

【住所又は居所】

愛知県愛知郡長久手町大字長湫字横道41番地の1

式会社豊田中央研究所内

【氏名】

大谷 裕樹

【発明者】

【住所又は居所】

愛知県豊田市トヨタ町1番地 トヨタ自動車株式会社内

【氏名】

佐藤 栄次

【特許出願人】

【識別番号】

000003609

【氏名又は名称】 株式会社豊田中央研究所

【特許出願人】

【識別番号】

000003207

【氏名又は名称】 トヨタ自動車株式会社

【代理人】

【識別番号】

100075258

【弁理士】

【氏名又は名称】

吉田 研二

【電話番号】

0422-21-2340

【選任した代理人】

【識別番号】

100081503

## 特2001-026377

【弁理士】

【氏名又は名称】 金山 敏彦

【電話番号】 0422-21-2340

【選任した代理人】

【識別番号】 100096976

【弁理士】

【氏名又は名称】 石田 純

【電話番号】 0422-21-2340

【手数料の表示】

【予納台帳番号】 001753

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

## 【書類名】 明細書

【発明の名称】 モータ駆動回路

## 【特許請求の範囲】

【請求項1】 入力される電圧指令値に応じて、永久磁石モータへの供給電流を生成するインバータと、

モータの駆動電流を検出するモータ駆動電流検出手段と、

検出したモータ駆動電流から励磁電流成分であるd軸電流と、トルク成分である q軸成分を検出する電流検出手段と、

検出したd軸電流と、q軸電流と、これらd軸電流とq軸電流の指令値とのd 軸電流偏差と、q軸電流偏差を算出する電流偏差算出手段と、

得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、モータへの q 軸入力電圧からの影響を受けず d 軸入力電圧の影響を受ける d 軸偏差信号と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受ける q 軸偏差信号を算出する非干渉手段と、

得られたd軸偏差信号と、q軸偏差信号に基づいて、これらd軸偏差信号、q 軸偏差信号がOになるようにインバータを制御する制御手段と、

を有することを特徴とするモータ駆動回路。

【請求項2】 請求項1に記載の回路において、

前記非干渉手段は、下式に応じて算出したxdをd軸偏差信号、xqをq軸偏差信号として出力することを特徴とするモータ駆動回路。

#### 【数1】

$$\begin{pmatrix} x_d \\ x_q \end{pmatrix} = \begin{pmatrix} R - \omega_d L_d & -\omega L_q \\ \omega L_d & R - \omega_d L_q \end{pmatrix} \begin{pmatrix} j_d \\ j_q \end{pmatrix} + \begin{pmatrix} \omega_d L_d & 0 \\ 0 & \omega_d L_q \end{pmatrix} \begin{pmatrix} i_{dr} - i_d \\ i_{qr} - i_q \end{pmatrix}$$

$$\frac{d}{dt} \begin{pmatrix} j_d \\ j_q \end{pmatrix} = \begin{pmatrix} -\omega_d & 0 \\ 0 & -\omega_d \end{pmatrix} \begin{pmatrix} j_d \\ j_q \end{pmatrix} + \begin{pmatrix} \omega_d & 0 \\ 0 & \omega_d \end{pmatrix} \begin{pmatrix} i_{dr} - i_d \\ i_{qr} - i_q \end{pmatrix} \qquad \dots (1)$$

ここで、id:d軸電流、iq:q軸電流、idr:d軸電流指令値、iqr:q軸電流指令値、vd:d軸電圧(モータに実際に加わる電圧)、vq:q軸電圧(モータに実際に加わる電圧)、Ld:モータのd軸インダクタンス、Lq:モータのq軸インダクタンス、R:モータの抵抗値、ω:モータのロータ角速

度、Φ:モータの永久磁石による鎖交磁束数、xd:非干渉化器のd軸偏差出力、xq:非干渉化器のq軸偏差出力、jd:非干渉化器のd軸状態量、jq:非干渉化器のq軸状態量、ωd:係数である。

【請求項3】 入力される電圧指令値に応じて、永久磁石モータへの供給電流を生成するインバータと、

モータの駆動電流を検出するモータ駆動電流検出手段と、

検出したモータ駆動電流から励磁電流成分であるd軸電流と、トルク成分である q軸成分を検出する電流検出手段と、

検出したd軸電流と、q軸電流と、これらd軸電流とq軸電流の指令値とのd軸電流偏差と、q軸電流偏差を算出する電流偏差算出手段と、

得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、低周波領域において、 モータへの q 軸入力電圧からの影響を受けず d 軸入力電圧の影響を受ける d 軸偏 差信号と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受 ける q 軸偏差信号を算出する非干渉手段と、

得られた d 軸偏差信号と、 g 軸偏差信号に基づいて、これら d 軸偏差信号、 g 軸偏差信号が 0 になるようにインバータを制御する制御手段と、

を有することを特徴とするモータ駆動回路。

【請求項4】 請求項3に記載の回路において、

前記非干渉手段は、下式に応じて算出したxdをd軸偏差信号、xqをq軸偏差信号として出力することを特徴とするモータ駆動回路。

【数2】

$$\begin{pmatrix} x_d \\ x_q \end{pmatrix} = \begin{pmatrix} R & \omega L_q \\ -\omega L_d & R \end{pmatrix} \begin{pmatrix} i_{dr} - i_d \\ i_{qr} - i_q \end{pmatrix} \cdots (2)$$

ここで、id:d軸電流、iq:q軸電流、idr:d軸電流指令値、iqr:q軸電流指令値、Ld:モータのd軸インダクタンス、Lq:モータのq軸インダクタンス、R:モータの抵抗値、ω:モータのロータ角速度、xd:非干渉化器のd軸偏差出力、xq:非干渉化器のq軸偏差出力である。

【発明の詳細な説明】

[0001]

## 【発明の属する技術分野】

本発明は、 d 軸制御と q 軸制御を独立して行える非干渉化を行うモータ駆動回 路に関する。

[0002]

## 【従来の技術】

従来より、モータの制御として、ベクトル制御が知られており、このベクトル制御では、モータ駆動電流を励磁電流成分であるd軸電流とトルク電流であるq軸電流に分けて制御を行う。

[0003]

さらに、モータの回転制御において、モータの出力電流を検出し、これをフィードバック制御することが行われており、この制御の際に出力電流と、モータへの入力電圧とを非干渉化する非干渉化器が設けられる。

[0004]

すなわち、従来のモータの制御回路においては、図4に示すように、モータ2 0の出力電流が電流検出器22において検出される。モータ20は三相の永久磁 石モータであり、ステータの三相コイルに三相交流電流が供給され回転される。 電流検出器22は、各相のコイルの電流を検出し、これをロータの永久磁石が作 る磁束と同期して回転しかつ磁束と同一方向をd軸と、このd軸に直交する方向 を q軸とした d - q軸座標系における電流に変換する。このd軸電流(励磁電流 成分)をid、q軸電流(トルク電流成分)をiqとする。

[0005]

検出した d 軸電流 i d、 q 軸電流 i g は、演算器 10に供給される。この演算器 10には、 d 軸及び q 軸の電流指令値が供給されており、ここで d 軸及び q 軸の検出電流と、指令値の偏差が演算器 10で求められる。

[0006]

そして、この偏差に基づいて電流制御器 1 2 が電圧制御値を発生する。この電圧制御値は d 軸及び q 軸についてのものであり、電流指令と検出電流値の偏差を解消するためのものである。

[0007]

一方、モータの検出電流id、iqは、非干渉化器14にも供給される、非干渉化器14は所定の演算を行い、d、q軸電圧に相当する電圧 v d (アッパーバー)、 v q (アッパーバー)を出力する。そして、これら v d (アッパーバー)、 v q (アッパーバー)が演算器16に供給され、電流制御器12からの偏差分の電圧指令値ud、uqと加算され、電圧指令値は、d、q軸に関して非干渉化されている。なお、非干渉化器は後述する式(4)で示される。

[0008]

そして、演算器16で得られた d、 q 軸の電圧指令値は3相変換器24においてUVWの3相の交流電圧指令値に変換され、これがインバータ18に供給される。インバータ18では、交流電圧指令値と搬送波(三角波)に基づいて、PW M制御により、スイッチングトランジスタを制御し、モータ20の各相の端子電圧を決定する。

[0009]

ここで、モータ20は、式(3)、非干渉化器14は、式(4)で表される。

[0010]

【数3】

$$\frac{d}{dt}\begin{pmatrix} i_d \\ i_q \end{pmatrix} = \begin{pmatrix} -R/L_d & \omega L_q/L_d \\ -\omega L_d/L_q & -R/L_q \end{pmatrix} \begin{pmatrix} i_d \\ i_q \end{pmatrix} + \begin{pmatrix} 1/L_d & 0 \\ 0 & 1/L_q \end{pmatrix} \begin{pmatrix} v_d \\ v_q \end{pmatrix} - \begin{pmatrix} 0 \\ \omega \Phi/L_q \end{pmatrix}$$
...(3)

ここで、id:d軸電流、iq:q軸電流、vd:d軸電圧(モータに実際に加わる電圧)、vq:q軸電圧(モータに実際に加わる電圧)、Ld:d軸インダクタンス、Lq:q軸インダクタンス、R:抵抗値、ω:ロータ角速度、Φ:磁石による鎖交磁束数である。

[0011]

【数4】

$$\begin{pmatrix} \bar{v}_d \\ \bar{v}_q \end{pmatrix} = \begin{pmatrix} u_d \\ u_q \end{pmatrix} - \begin{pmatrix} 0 & \omega L_q \\ -\omega L_d & 0 \end{pmatrix} \begin{pmatrix} i_d \\ i_q \end{pmatrix} + \begin{pmatrix} 0 \\ \omega \Phi \end{pmatrix} \cdots (4)$$

電圧指令値 v d (アッパーバー)、 v q (アッパーバー)をUVWの3相に変換した u u、 u v、 u wの大きさが、インバータが与えられる電圧の大きさ以内なら、一般に電圧指令値 v d (アッパーバー)、 v q (アッパーバー)と実際にモータに供給される電圧値 v d、 v q とは等しいと見なすことができ、電圧指令値 u d、 u qを入力と考えた非干渉化器、モータとインバータなどからなるシステムは式(5)で表すことができる。

$$\frac{d}{dt}\begin{pmatrix} i_d \\ i_q \end{pmatrix} = \begin{pmatrix} -R/L_d & 0 \\ 0 & -R/L_q \end{pmatrix} \begin{pmatrix} i_d \\ i_q \end{pmatrix} + \begin{pmatrix} 1/L_d & 0 \\ 0 & 1/L_q \end{pmatrix} \begin{pmatrix} u_d \\ u_q \end{pmatrix}$$
...(5)

このように、非干渉化器14によって得られるud、uqは、それぞれid、 iqに依存するがiq、idには依存しない。すなわち、モータの駆動制御とし て、d軸制御とg軸制御を独立して行えることになる。

[0013]

モータの制御において、速度起電力に対応する項が干渉項となっており、非干 渉化器14は、その速度起電力をうち消すための処理を行うものである。

[0014]

このようにして、非干渉化器14を用いることで、電圧指令において非干渉化が行える。特に、この非干渉化方法によれば、非干渉化項がないことにより、1入力1出力システムとして制御対象を扱え、制御系設計が容易になる。また、モータでは、干渉項によりモータ回転周波数近傍に共振が生じているが、非干渉化により共振を除去でき、共振周波数以外で制御性能を向上できるというメリットも得られる。

[0015]

【発明が解決しようとする課題】

しかし、この非干渉化器は上述のように、電圧指令値vd(アッパーバー)、vg(アッパーバー)をUVWの3相に変換したuu、uv、uwの大きさが、

インバータが与えられる電圧の大きさ以内という前提条件においてなされている。

## [0016]

一方、現実のモータにおいてはインバータが与えられる電圧は、インバータに電圧を供給する電源に制約される。特に電気自動車では、電源にバッテリーを利用しており、バッテリ電圧で、インバータが与えられる電圧が決まる。そのため、電圧指令値vd(アッパーバー)、vq(アッパーバー)の大きさが大きくなり、これらをUVWの3相に変換したuu、uv、uwの大きさが電源電圧(大きさをVmax)以上になると、瞬時瞬時で電圧指令値vd(アッパーバー)、vq(アッパーバー)と等しい実際にモータに供給される電圧値vd、vqを実現することはできず、なにがしかの非線形補償が必要となる。たとえば、その非線形補償をvd=fd(vd(アッパーバー), Vmax), Vq=fq(vq(アッパーバー), Vmax)とする。

#### [0017]

この場合、前述の前提条件が満たされず、電圧指令値 v d (アッパーバー), v q (アッパーバー)と実際にモータに供給される電圧値 v d、 v q とは等しいと見なすことができず、電圧指令値 u d、 u q を入力と考えた非干渉化器、モータとインバータなどからなるシステムは、前述の非干渉化器では、従来例(式(5))のような非干渉化されたシステムとして考えることができない。図5に、従来例において、前述の非干渉化の条件を満たさないときの、i d、i qの例を示す。このように、モータ電流id、i q は、干渉項の存在により振動してしまう。

#### [0018]

本発明は、上記の課題に鑑みなされたものであり、電圧値Vmaxが電圧指令値uu、uv、uwを下回る状況が生じても、非干渉化を実質的に行うことができるモータ駆動回路を提供することを目的とする。

#### [0019]

#### 【課題を解決するための手段】

本発明は、入力される電圧指令値に応じて、永久磁石モータへの供給電流を生

成するインバータと、モータの駆動電流を検出するモータ駆動電流検出手段と、 検出したモータ駆動電流から励磁電流成分である d 軸電流と、トルク成分である q 軸成分を検出する電流検出手段と、検出した d 軸電流と、 q 軸電流と、これら d 軸電流と q 軸電流の指令値との d 軸電流偏差と、 q 軸電流偏差を算出する電流 偏差算出手段と、得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、モータ への q 軸入力電圧からの影響を受けず d 軸入力電圧の影響を受ける d 軸偏差信号 と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受ける q 軸偏差信号を算出する非干渉手段と、得られた d 軸偏差信号と、 q 軸偏差信号に 基づいて、これら d 軸偏差信号、 q 軸偏差信号が 0 になるようにインバータを制 御する制御手段と、を有することを特徴とする。

#### [0020]

また、前記非干渉手段は、後述する式(6)、(7)に応じて算出したx d を d 軸偏差信号、x q を q 軸偏差信号として出力することが好適である。

## [0021]

このように、本発明によれば、非干渉化手段によって、モータへの q 軸入力電圧からの影響を受けず、 d 軸入力電圧の影響を受ける d 軸偏差信号と、 d 軸入力電圧からの影響を受けず、 q 軸入力電圧の影響を受ける q 軸偏差信号を算出する。従って、モータへの実際の入力電圧と、非干渉化手段の出力の間が非干渉化されるため、従来のような電圧指令値 v d (アッパーバー)、 v q (アッパーバー)をUVWの3相に変換した u u、 u v、 u wの大きさが、インバータが与えられる電圧の大きさ以内という仮定が不要となり、この条件が成立しない範囲でも非干渉が行える。

#### [0022]

また、本発明は、入力される電圧指令値に応じて、永久磁石モータへの供給電流を生成するインバータと、モータの駆動電流を検出するモータ駆動電流検出手段と、検出したモータ駆動電流から励磁電流成分である d 軸電流と、トルク成分である q 軸成分を検出する電流検出手段と、検出した d 軸電流と、 q 軸電流と、これら d 軸電流と q 軸電流の指令値との d 軸電流偏差と、 q 軸電流偏差を算出する電流偏差算出手段と、得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、

低周波領域において、モータへの q 軸入力電圧からの影響を受けず d 軸入力電圧 の影響を受ける d 軸偏差信号と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受ける q 軸偏差信号を算出する非干渉手段と、得られた d 軸偏差信号と、 q 軸偏差信号に基づいて、これら d 軸偏差信号、 q 軸偏差信号が 0 になるようにインバータを制御する制御手段と、を有することを特徴とする。

[0023]

また、前記非干渉手段は、後述する式(12)に応じて算出したxdをd軸偏差信号、xgをg軸偏差信号として出力することが好適である。

[0024]

このように、非干渉化手段は、得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、低周波領域において、モータへの q 軸入力電圧からの影響を受けず d 軸入力電圧の影響を受ける d 軸偏差信号と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受ける q 軸偏差信号を算出する。従って、低周波領域という限定はつくが、比較的容易な計算により実質的な非干渉化が行える。

[0025]

【発明の実施の形態】

以下、本発明の実施形態について、図面に基づいて説明する。

[0026]

図1は、実施形態の構成を示すブロック図である。モータ20の各相のモータ電流は、id:d軸電流、iq:q軸電流として検出され、演算器10に供給される。演算器10は、外部のマイコンなどから供給される電流指令idr、iqrと、検出モータ電流値id、iqの偏差(idr-id)、(iqr-iq)を算出する。そして、この偏差が非干渉化器30に供給される。そして、非干渉化器30は、供給される偏差に基づき、非干渉化したd軸電流に相当する偏差出力xdと、q軸電流に相当する偏差出力xgを算出出力する。

[0027]

そして、この非干渉化器30の偏差出力xd、xqは電流制御器32に供給され、この電流制御器32は、この偏差出力xd、xqが0になるように、電圧指

令値 v d (一)、 v q (一)を演算算出し、3相変換器24で3相の指令に変換した後インバータ18に供給する。これによって、インバータ18が偏差出力 x d、 x q が 0 になるように制御される。すなわち、インバータ18内のスイッチングトランジスタのオンオフを制御して、所定の電流が三相のモータ20の各相に順次供給されるようにする。そして、モータ端子電圧は、インバータのスイッチングトランジスタのデューティー比を電流制御器32からの制御信号と前述の非線形関数に応じて制御するPWM制御により達成される。

[0028]

このようにして、インバータ18からの駆動電流がモータ20に供給され、モータ20が入力された電流指令idr、iarに基づいて制御される。特に、本実施形態においては、電流偏差について非干渉化器30において、非干渉化し、偏差出力xd、xaを得る。このxd、xaは互いに独立(干渉しない)であり、それぞれ独立に制御することができる。

[0029]

## 「第1実施形態」

ここで、非干渉化器30の内容について説明する。非干渉化器30は、次の式(6)(7)で表される処理を行う。

[0030]

【数6】

$$\begin{pmatrix} x_d \\ x_q \end{pmatrix} = \begin{pmatrix} R - \omega_d L_d & -\omega L_q \\ \omega L_d & R - \omega_d L_q \end{pmatrix} \begin{pmatrix} j_d \\ j_q \end{pmatrix} + \begin{pmatrix} \omega_d L_d & 0 \\ 0 & \omega_d L_q \end{pmatrix} \begin{pmatrix} i_{dr} - i_d \\ i_{qr} - i_q \end{pmatrix} \cdots (6)$$

$$\frac{d}{dt}\begin{pmatrix} j_d \\ j_q \end{pmatrix} = \begin{pmatrix} -\omega_d & 0 \\ 0 & -\omega_d \end{pmatrix} \begin{pmatrix} j_d \\ j_q \end{pmatrix} + \begin{pmatrix} \omega_d & 0 \\ 0 & \omega_d \end{pmatrix} \begin{pmatrix} i_{dr} - i_d \\ i_{qr} - i_q \end{pmatrix}$$

...(7)

ここで、id:d軸電流、ig:g軸電流、idr:d軸電流指令値、igr

: q軸電流指令値、 v d : d軸電圧(モータに実際に加わる電圧)、 v q : q軸電圧(モータに実際に加わる電圧)、 L d : d 軸インダクタンス、 L q : q軸インダクタンス、 R : 抵抗値、ω:ロータ角速度、Φ:磁石による鎖交磁束数、 x d : 非干渉化器の d 軸偏差出力、 x q : 非干渉化器の q 軸偏差出力、 j d : 非干渉化器の d 軸状態量、 j q : 非干渉化器の q 軸状態量、 ω d : 係数である。

[0031]

このような式(6)及び式(7)により、電流偏差(idr-id)、(iqr-iq)が偏差出力xd、xqに変換される。

[0032]

この偏差出力xd、xqを上述の式(3)のモータの式に当てはめることによって、偏差出力xd、xqが非干渉化されていることがわかる。これについて以下に説明する。

[0033]

まず、式(3)のモータの式をラプラス変換すると、式(8)となる。なお、 式(3)の右辺第3項は、除いてある。

[0034]

【数8】

$$X = \frac{1}{\left(\frac{R^2}{LdLq} + \omega^2\right) + \left(\frac{R}{Ld} + \frac{R}{Lq}\right)s + s^2} \begin{pmatrix} \frac{R}{Lq} + s & \frac{Lq}{Ld}\omega \\ -\frac{Ld}{Lq}\omega & s + \frac{R}{Ld} \end{pmatrix} V$$
ただし、  $X = \mathcal{L}\left(\left(\frac{id}{iq}\right)\right) \quad V = \mathcal{L}\left(\frac{vd}{vq}\right), \quad \mathcal{L}() : \exists \mathcal{I} \exists \mathcal{I} \otimes \mathcal{I$ 

一方、非干渉化器の式(4)をラプラス変換すると、式(9)となる。

[0035]

【数9】

$$\overline{X} = \begin{pmatrix} R - \omega dLd & -\omega Lq \\ \omega Ld & R - \omega dLq \end{pmatrix} \frac{-\omega d}{s + \omega d} \quad X \quad - \quad \begin{pmatrix} \omega dLd & O \\ O & \omega dLq \end{pmatrix} \quad X$$

$$\uparrow \mathcal{E} \mathcal{L} \quad \overline{X} = \mathcal{L} \begin{pmatrix} Xd \\ Xq \end{pmatrix} \qquad \qquad \dots (9)$$

なお、idr、iqrは、非干渉化には関係ないため、0とした。

[0036]

式(8)、式(9)から式(10)が導かれる。

[0037]

【数10】

$$\overline{X} = \left\{ \begin{pmatrix} R - \omega dLd & -\omega Lq \\ \omega Ld & R - \omega dLq \end{pmatrix} \frac{-\omega d}{s + \omega d} - \begin{pmatrix} \omega dLd & 0 \\ 0 & \omega dLq \end{pmatrix} \right\}$$

$$\frac{1}{D(s)} \begin{pmatrix} R/Lq + s & \frac{Lq}{Ld}\omega \\ -\frac{Ld}{Lq}\omega & s + R/Ld \end{pmatrix} t$$

$$\frac{1}{D(s)} \left\{ \frac{R^2}{LdLq} + \omega^2 \right\} + \left( \frac{R}{Ld} + \frac{R}{Lq} \right) s + s^2 \qquad \cdots (10)$$

式(10)を整理すると、式(11)のようになる。

[0038]

【数11】

$$\overline{X} = \left\{ \begin{pmatrix} -\omega dR + \omega d^{2}Ld + \omega \omega dLq \\ -\omega \omega dLd & -\omega dR + \omega d^{2}Lq \end{pmatrix} - \begin{pmatrix} \omega dLds + \omega d^{2}Ld & 0 \\ 0 & \omega dLq + \omega d^{2}Lq \end{pmatrix} \right\}$$

$$\frac{1}{s + \omega d} \cdot \frac{1}{D(s)} \cdot \begin{pmatrix} R/Lq + s & Lq/Ld & \omega \\ -Ld/Lq & \omega & s + R/Ld \end{pmatrix} V$$

$$= \begin{pmatrix} -(R + Lds) \begin{pmatrix} R/Lq + s \end{pmatrix} - \omega Lq \begin{pmatrix} Lq/Ld & \omega \\ -Lq/Ld & \omega \end{pmatrix} - (R + Lds) \begin{pmatrix} Lq/Ld & \omega + \omega Lq \begin{pmatrix} s + R/Ld \end{pmatrix} \\ -\omega Ld \begin{pmatrix} R/Lq + s \end{pmatrix} + (R + Lqs) \begin{pmatrix} Lq/Ld & \omega \end{pmatrix} - \omega Ld \begin{pmatrix} Lq/Ld & \omega - (R + Lqs) \begin{pmatrix} s + R/Ld \end{pmatrix} \end{pmatrix}$$

$$\frac{\omega d}{D(s)(s + \omega d)} V$$

$$= \begin{pmatrix} -Ld \left\{ \begin{pmatrix} \frac{R^{2}}{LdLq} + \omega^{2} \\ LdLq \end{pmatrix} + \begin{pmatrix} \frac{R}{Ld} + \frac{R}{Lq} \\ s + \omega d \end{pmatrix} \right\} - Lq \left\{ \begin{pmatrix} \omega^{2} + \frac{R^{2}}{LdLq} \\ \omega^{2} + \frac{R}{Ld} \end{pmatrix} + \begin{pmatrix} \frac{R}{Ld} + \frac{R}{Lq} \\ s + s^{2} \end{pmatrix} \right\}$$

$$= \begin{pmatrix} -LdD(s) & 0 \\ 0 & -LqD(s) \end{pmatrix} \frac{1}{D(s)} \cdot \frac{\omega d}{s + \omega d} V$$

$$= \begin{pmatrix} -Ld \frac{1}{s/\omega d} + 1 & 0 \\ 0 & -Lq \frac{1}{s/\omega d} + 1 \end{pmatrix} V \dots (11)$$

このように、X (-) とV間が非干渉化されている。すなわち、x d、x q はそれぞれy d, y q に依存するが、y q、y d には依存しない。

[0039]

図2は、本実施形態において、電圧飽和領域(電圧指令が最大電圧以上となる領域)において、制御を行った例である。このように、非干渉化が行えているため、モータ電流id、iqが指令に追従して制御されることがわかる。なお、図中破線が指令電流値であり実線が実際のモータ電流値である。

[0040]

## 「第2実施形態」

また、非干渉化器30として、次の式(12)の構成をとることもできる。

[0041]

【数12】

$$\begin{pmatrix} x_d \\ x_q \end{pmatrix} = \begin{pmatrix} R & \omega L_q \\ -\omega L_d & R \end{pmatrix} \begin{pmatrix} i_{dr} - i_d \\ i_{qr} - i_q \end{pmatrix}$$
...(12)

このように、第2実施形態においては、干渉項は残っている。しかし、 $xd=R(idr-id)+\omega Lq(iqr-iq)$ 、 $xq=-\omega Ld(idr-id)+R(iqr-iq)$ であり、同軸の電流偏差については抵抗Rが乗算され、他軸の電流偏差については角速度及びインダクタンスが乗算されている。従って、低周波数については、他軸の電流偏差の影響が小さくなる。

#### [0042]

そして、一般的なモータ22の物理諸元、ロータ回転速度を勘案すると、実質 的な非干渉化を達成することができる。

図3に、第1及び第2実施形態の装置において、制御した場合における周波数依存性を示す。図中実線が第1実施形態、破線が第2実施形態を示しており、左図は縦軸はVd, VqからXd間での伝達関数の大きさ(単位:dB)、右図縦軸はVd, VqからXqまでの伝達関数の大きさ(単位:dB)を示している。このように、100Hz以下の領域では、第1実施形態及び第2実施形態とも好適な制御が行えることがわかる。

#### [0044]

なお、図3には、干渉項の周波数依存性についても併せて破線で示しており、 100Hz以上の領域において、第2実施形態では、干渉項の影響が生じている ことが分かる。

[0045]

## 【発明の効果】

以上説明したように、本発明によれば、非干渉化手段によって、モータへの q 軸入力電圧からの影響を受けず、 d 軸入力電圧の影響を受ける d 軸偏差信号と、 d 軸入力電圧からの影響を受けず、 q 軸入力電圧の影響を受ける q 軸偏差信号を 算出する。従って、モータへの実際の入力電圧と、非干渉化手段の出力の間が非 干渉化されるため、入力電圧が飽和するような条件でも非干渉化が行える。

## [0046]

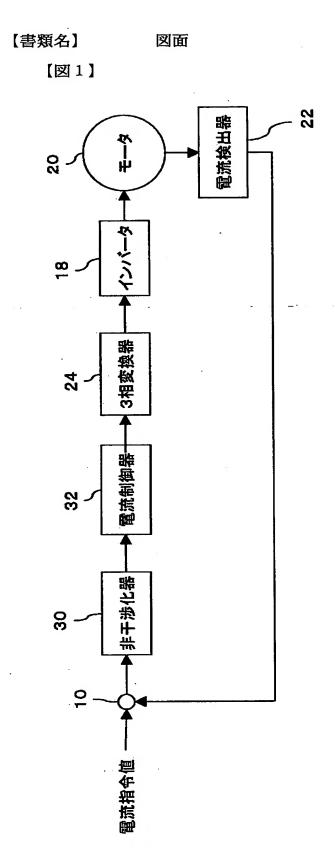
また、非干渉化手段は、得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、低周波領域において、モータへの q 軸入力電圧からの影響を受けず d 軸入力電圧の影響を受ける d 軸偏差信号と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受ける q 軸偏差信号を算出することで、低周波領域という限定はつくが、比較的容易な計算により実質的な非干渉化が行える。

## 【図面の簡単な説明】

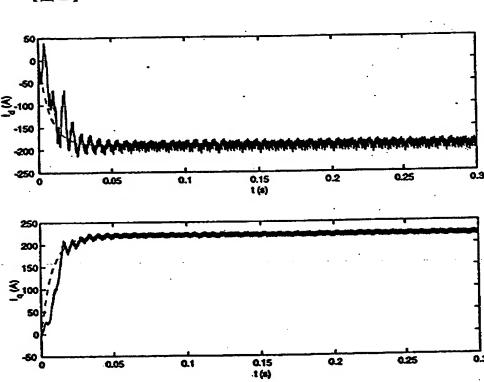
- 【図1】 実施形態の構成を示すブロック図である。
- 【図2】 第1実施形態のd軸電流id、q軸電流iqの特性を示す図である。
  - 【図3】 第1及び第2実施形態における非干渉化の特性を示す図である。
  - 【図4】 従来例の構成を示すブロック図である。
  - 【図5】 従来例の d 軸電流 i d、 q 軸電流の特性を示す図である。

#### 【符号の説明】

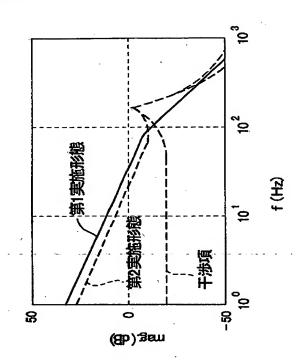
10 演算器、30 非干渉化器、32 電流制御器、18 インバータ、2 0 モータ、22 電流検出器。

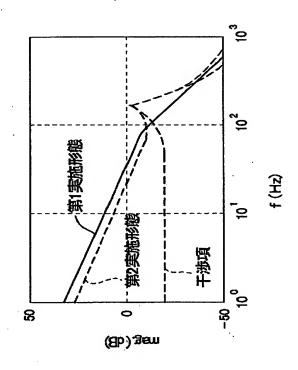




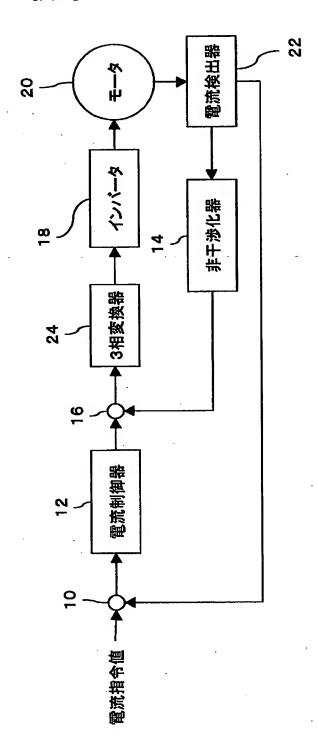


【図3】

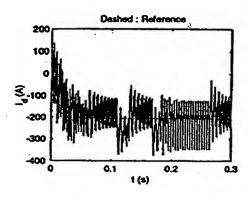


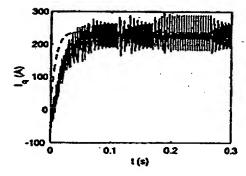


【図4】



# 【図5】





【書類名】

要約書

【要約】

【課題】 モータ入力電圧が飽和しても非干渉化を行う。

【解決手段】 演算器10において検出した電流と電流指令値の偏差を求める。 非干渉化器30は、得られた d 軸電流偏差と、 q 軸電流偏差とに基づいて、モータへの q 軸入力電圧からの影響を受けず d 軸入力電圧の影響を受ける d 軸偏差信号と、モータへの d 軸入力電圧からの影響を受けず q 軸入力電圧の影響を受ける q 軸偏差信号を算出する。そして、この偏差信号が0になるように電流制御器32がインバータ18を制御する。

【選択図】 図1

## 出願人履歴情報

識別番号

(000003609)

1. 変更年月日 1990年 9月 6日

[変更理由]

新規登録

住 所

愛知県愛知郡長久手町大字長湫字横道41番地の1

氏 名

株式会社豊田中央研究所

# 出願人履歴情報

識別番号

[000003207]

1. 変更年月日 1990年 8月27日

[変更理由] 新規登録

住 所 愛知県豊田市トヨタ町1番地

氏 名 トヨタ自動車株式会社